

- **نشاط** : أكمل العملية التالية :

- عند إجراء عملية الضرب بالألة الحاسبة :

- تخزن النتيجة و طرفي العملية في ذاكرات مؤقتة تسمى : .....
- تخزن النتائج الوسيطة للضرب في سجل يسمح بعملية خاصة ..... تسمى سجلات
- لتخزين المعلومات أو إزاحتها يجب أن تعمل كل القلابات للسجل في أن واحد و بالتالي تكون : .....
- إذن السجل هو دائرة .....
- لإنجاز السجلات نستعمل : .....

1- سجلات الإزاحة :

1-1 تصنيف حسب جهة الإزاحة :

-إزاحة يمين : أكتب معادلات مداخل القلابات لسجل إزاحة 4 bits ثم أكمل ربط دائرة السجل.

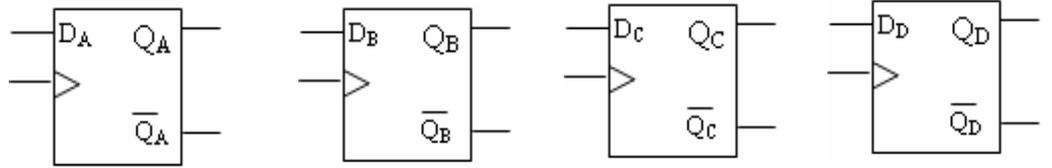
SL : مدخل تسلسلي

D<sub>A</sub> = .....

D<sub>B</sub> = .....

D<sub>C</sub> = .....

D<sub>D</sub> = .....



- إزاحة يسار : أكتب معادلات مداخل القلابات لسجل إزاحة 4 bits ثم أكمل ربط دائرة السجل.

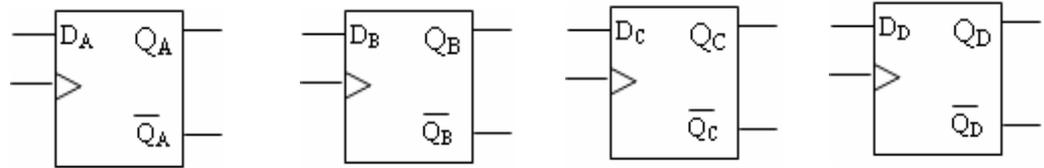
S<sub>L</sub> : مدخل تسلسلي

D<sub>A</sub> = .....

D<sub>B</sub> = .....

D<sub>C</sub> = .....

D<sub>D</sub> = .....



- إزاحة يمين يسار : نريد إنجاز سجل إزاحة يمين - يسار حسب مدخل الاختيار S

S=0 : يمين ، S=1 : يسار

-أكتب معادلات مداخل القلابات

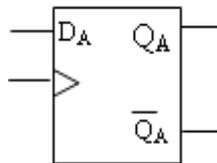
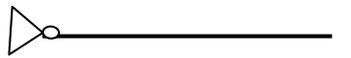
- أكمل ربط القلاب A :

D<sub>A</sub> = .....

D<sub>B</sub> = .....

D<sub>C</sub> = .....

D<sub>D</sub> = .....



2-1 تصنيف حسب جهة الإزاحة :

1-2-1 حسب خروج المعلومات :

- في المثال السابق :

..... :  $Q_A Q_B Q_C Q_D$  :  $Q_A$  : .....

..... :  $Q_D$

2-2-1 حسب دخول المعلومات :

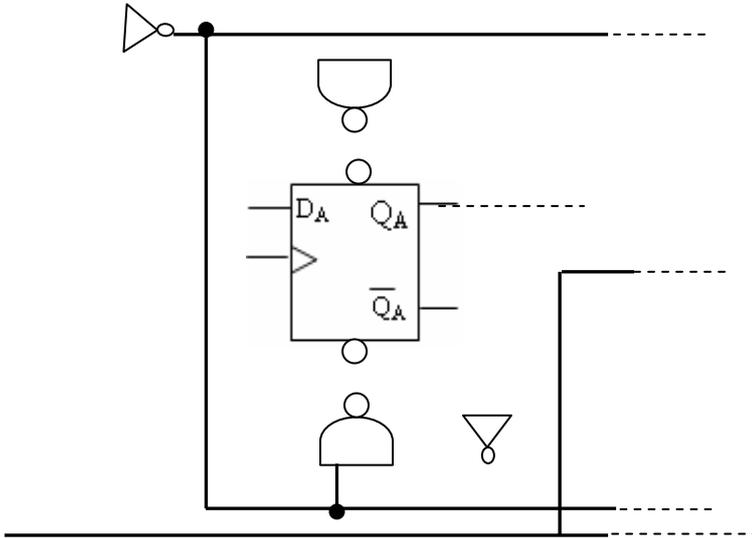
- دخول تسلسلي : في المثال السابق :  $S_L$  : .....

..... :  $S_R$

- دخول توازي : يمكن إستعمال مداخل الإزغام في هذه الحالة نصف أمر بالشحن بالتوازي

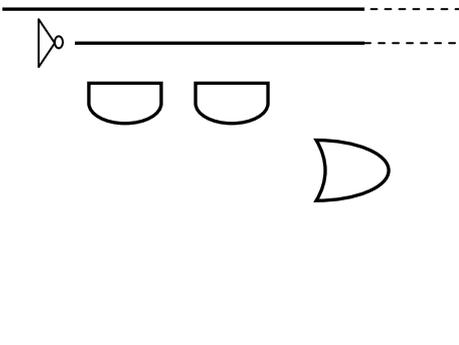
• إستعمال المداخل اللاتزامنية :

في هذه الحالة نصف أمر بالشحن : LOAD



• إستعمال المداخل التزامنية : هنا نستعمل اختيار و أمر الشحن يتم بأمر التوقيتية

مثال : إزاحة يمين دخول توازي 4بت



$D_A =$  .....

$D_B =$  .....

$D_C =$  .....

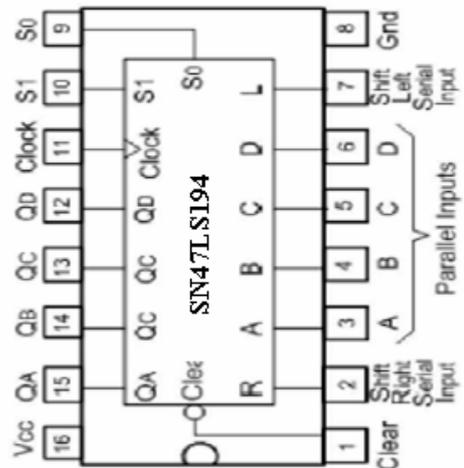
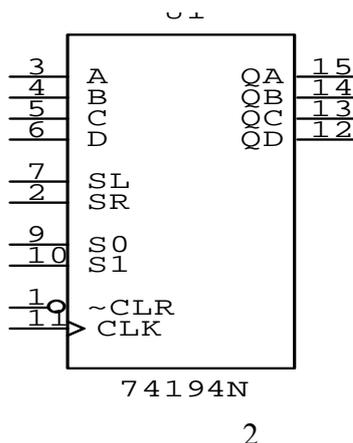
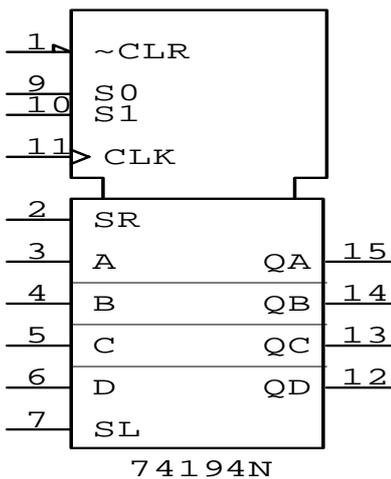
$D_D =$  .....

1-3- سجلات الإزاحة في الدارات المدمجة :

- السجل العام : 74194

• تعيين الأقطاب

• التمثيل المنطقي :



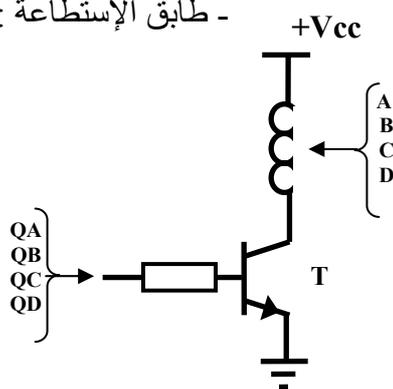
INPUTS						OUTPUTS							
CLEAR	MODE		CLOCK	SERIAL		PARALLEL							
	S1	S0		LEFT	RIGHT	A	B	C	D				
L	X	X	X	X	X	X	X	X	X	L	L	L	L
H	X	X	L	X	X	X	X	X	X	QA0	QB0	QC0	QD0
H	H	H	↑	X	X	a	b	c	d	a	b	c	d
H	L	H	↑	X	H	X	X	X	X	H	QAn	QBn	QCn
H	L	H	↑	X	L	X	X	X	X	L	QAn	QBn	QCn
H	H	L	↑	H	X	X	X	X	X	QBn	QCn	QDn	H
H	H	L	↑	L	X	X	X	X	X	QBn	QCn	QDn	L
H	L	L	X	X	X	X	X	X	X	QA0	QB0	QC0	QD0

1-4-4- إستعمال سجلات الإزاحة :

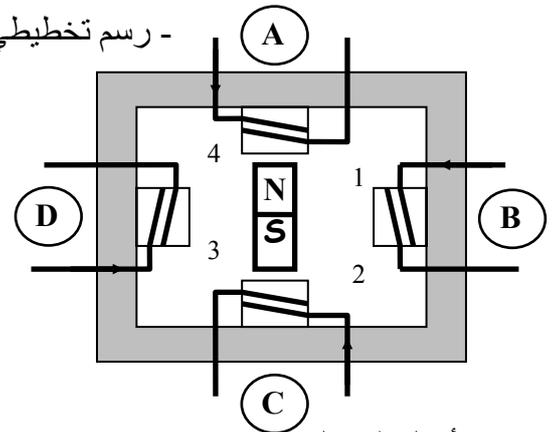
1-4-1- التحكم في المحرك خطوة/خطوة :

نشاط 1 : الشكل التالي يمثل رسم تخطيطي لمحرك خ/خ + طابق إستطاعته

- طابق الإستطاعة :



- رسم تخطيطي للمحرك :



- لتوليد تعاقب التحكم إستعملنا سجل إزاحة المعطي بالشكل 2

حدد نوع السجل المستعمل :

.....

- أكمل معادلات تشغيل السجل :

$D_A = \dots\dots\dots$

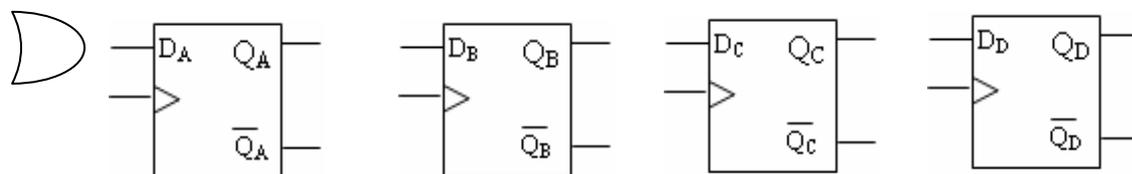
$D_B = \dots\dots\dots$

$D_C = \dots\dots\dots$

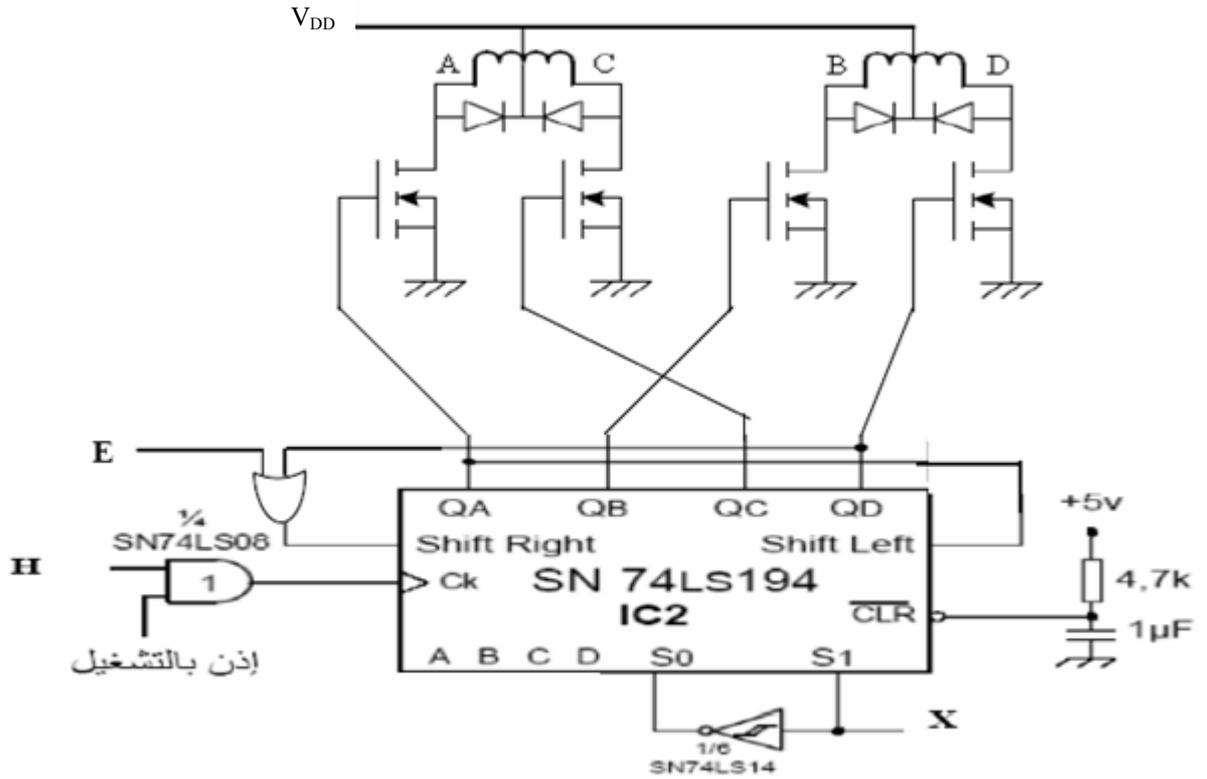
$D_D = \dots\dots\dots$

مخارج السجل				الوضعية
QA	QB	QC	QD	
				1
				2
				3
				4

- أكمل مخطط السجل - شكل 2-



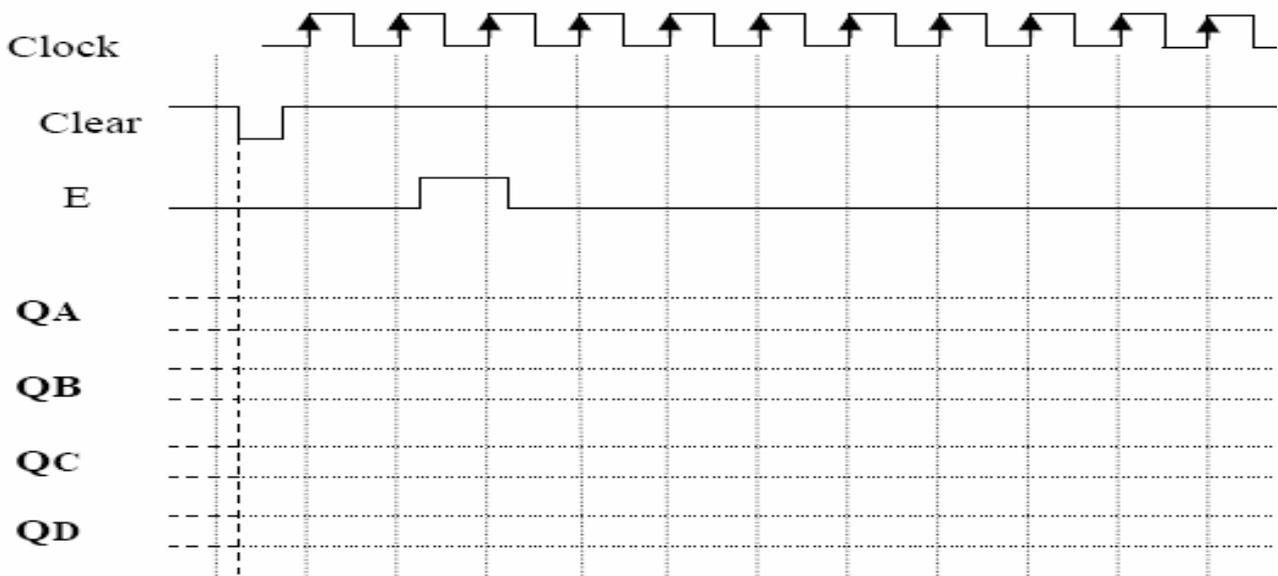
نشاط 2 : الشكل التالي يمثل دائرة تحكم لمحرك خ/خ بإستعمال السجل العام 74194+ طابق الإستطاعة



- ماهو دور كل من :

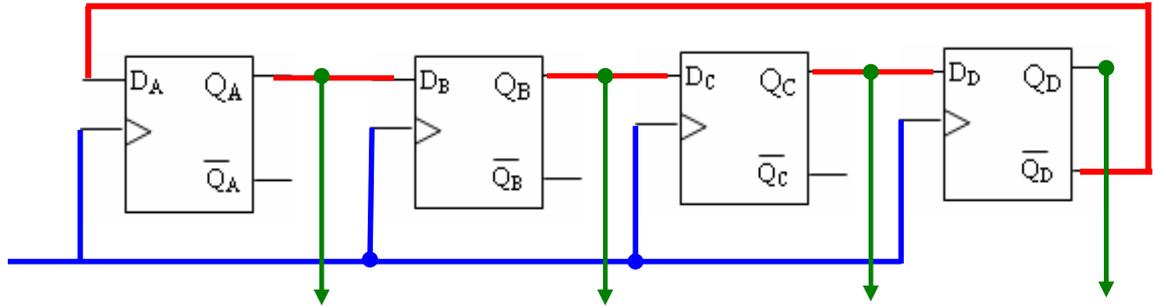
- ..... المدخل : X :
- ..... البوابة 1 :
- ..... الدارة RC :
- ..... المدخل E :

من أجل  $X=0$  أكمل المخطط الزمني التالي :



2-4-1 عداد حلقي خاص :

نشاط : يعطي التركيب التالي لعداد حلقي :



- أكمل المخطط الزمني التالي :

- أكتب معادلات التشغيل :

$D_A = \dots\dots\dots$

$D_B = \dots\dots\dots$

$D_C = \dots\dots\dots$

$D_D = \dots\dots\dots$

H																			
QA																			
QB																			
QC																			
QD																			

- أوجد العلاقة بين تواترات إشارات المخارج و إشارة الساعة :

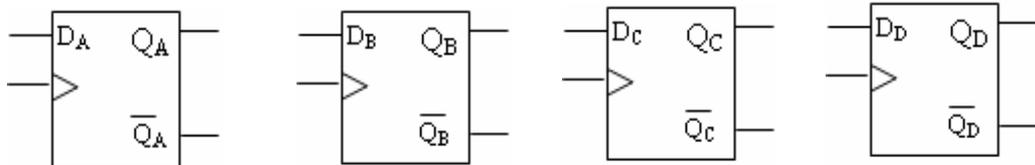
- ماهي أهمية هذا التركيب :

- يسمى هذا التركيب بـ :

- أنكر مجال لإستعماله :

2- سجلات الذاكرة :

مثال : سجل ذاكرة 4Bits : أكمل المخطط حيث : W : أمر بالتخزين (كتابة) ، R : أمر بخروج المعلومات (قراءة) ، CLR : مدخل المسح



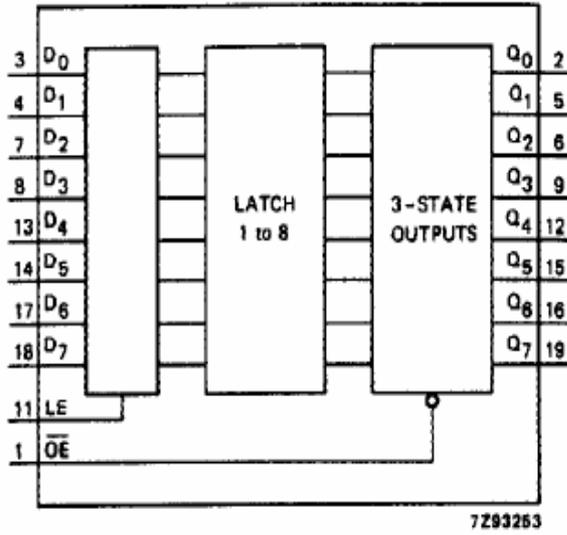
W \_\_\_\_\_  
 CLR \_\_\_\_\_  
 R \_\_\_\_\_



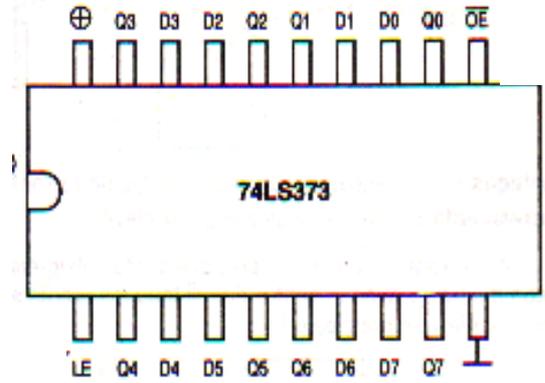
مثال 2 : سجلات الذاكرة في الدارات المندمجة :

74373 :

- البنية الداخلية :



- الأقطاب :



- جدول التشغيل :

OPERATING MODES	INPUTS			INTERNAL LATCHES	OUTPUTS Q <sub>0</sub> to Q <sub>7</sub>
	$\overline{OE}$	LE	D <sub>n</sub>		
enable and read register (transparent mode)	L	H	L	L	L
	L	H	H	H	H
latch and read register	L	L	l	L	L
	L	L	h	H	H
latch register and disable outputs	H	X	X	X	Z
	H	X	X	X	Z

النمط 1 :  $LE=1, \overline{OE}=0$  : .....

النمط الثاني :  $LE=0, \overline{OE}=0$  : .....

النمط الثاني :  $LE=\times, \overline{OE}=1$  : .....

- :  $LE \overline{OE}$