# الجمهورية الجزائرية الديمقراطية الشعبية

المستوى: 2 تر هندسة كهربائية المستوى: 2 تر هندسة كهربائية

اختبار الفصل الأول في مادة التكنولوجيا

# نظام آلي لتشكيل مزهريات من الطين

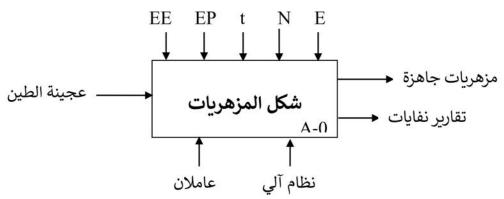
يحتوي الموضوع على 08 صفحات (من الصفحة 01 إلى الصفحة 08)

- العرض: من الصفحة **01** إلى الصفحة **04** 
  - العمل المطلوب: الصفحة **05**
  - وثائق الإجابة: الصفحة **06 و07 و80**

### دفتر الشروط المبسط:

- 1- الهدف من التالية: يهدف هذا النظام إلى تشكيل مزهريات من عجينة الطين قصد التزيين.
  - 2- وصف التشغيل: يمكن تجزئة النظام إلى:
- الشخولة الإتيان بعجينة الطين: تأتي العجينة بواسطة البساط الذي يديره المحرك M₁ لتقذف في قالب التشكيل عن طريق الرافعة A.
- أشغولة تشكيل المزهرية: تبدأ عملية التشكيل بنزول ذراع الرافعة B حتى b₁ ثم يدور المحرك M₂لمدة b ثم يدور المحرك b₂ لمدة كالمدة كالمدة كالمدة كالمدة كالمزهرية، بعدها تصعد الجملة (الرافعة B و المحرك M₂) حتى b₀.
- أشغولة إخراج المزهرية: ينقل المحرك M₃ القالب السفلي يمينا ليتم إخراج المزهرية المشكلة بواسطة الرافعة C والمصاصة V، ثم يدور المحرك M₃ من جديد يسارا لإرجاع القالب إلى وضعيته.
- أشغولة التحويل: ينقل المحرك M<sub>4</sub> الجملة (الرافعة C والمصاصة V) يمينا لتحويل المزهرية ووضعها على بساط التصريف ليتم تصريفها في علب تحتوي على سبع(7) مزهريات وفي الاخير يعيد المحرك M<sub>4</sub> الجملة (الرافعة C والمصاصة V) إلى وضعيتها الأصلية.
  - 3- الأمن: حسب القوانين والاتفاقيات المعمول بها.
  - 4- الاستغلال: يتطلب النظام حضور تقني لقيادة النظام وعامل دون اختصاص لوضع العجينة.
    - 5- التحليل الوظيفى:

الوظيفة الشاملة: النشاط البياني (A-O):



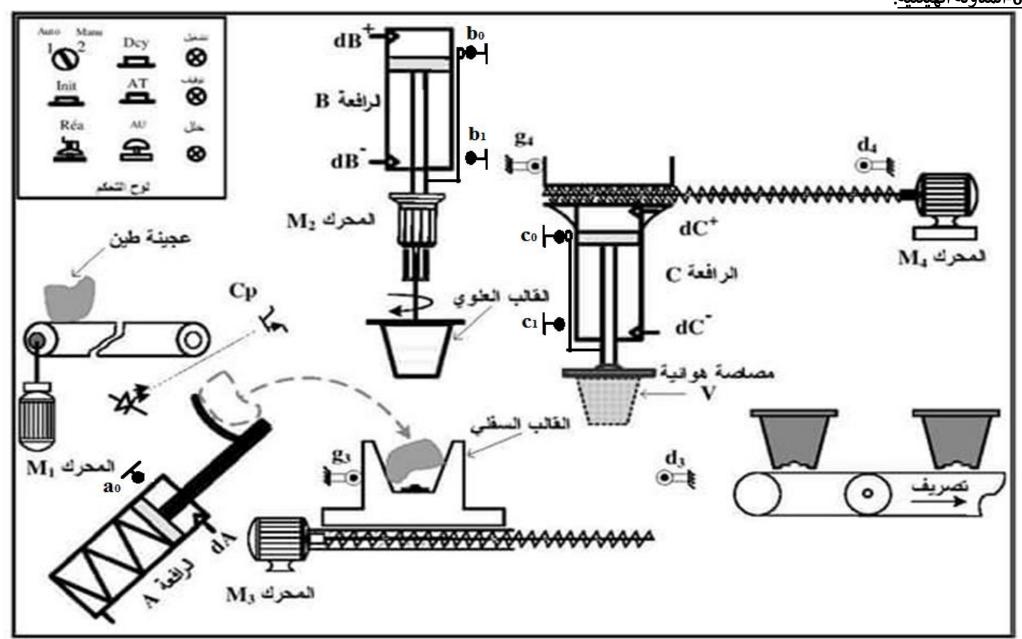
EE: طاقة كهربائية، EP: طاقة هوائية

ع: تعليمات الاستغلال. N: عدد المزهريات : زمن التشكيل.

ملاحظة: اشغولة التصريف خارج الدراسة

8/1

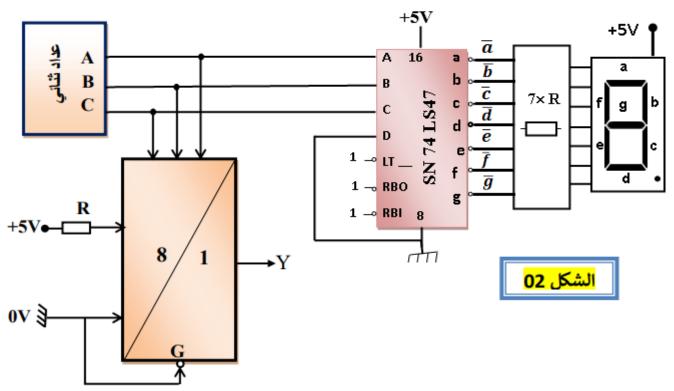
# 6-المناولة الهيكلية:



7- انجازات تكنولوجية :❖ دارة اختيار المزهربات المشكلة:



دارة عد المزهريات المشكلة:

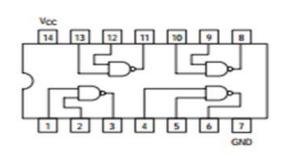


❖ وثيقة الصانع للدارة المندمجة SN74LS00:

### **SN74LS00**

# **Quad 2-Input NAND Gate**

ESD > 3500 Volts





### ON Semiconductor

Formerly a Division of Motorola http://onsemi.com

> LOW POWER SCHOTTKY

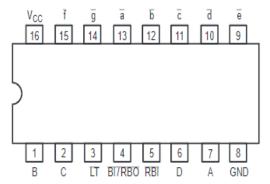
Symbol	Parameter	Min	Тур	Max	Unit
Vcc	Supply Voltage	4.75	5.0	5.25	٧
TA	Operating Ambient Temperature Range	0	25	70	*C
IOH	Output Current - High			-0.4	mA
loc	Output Current - Low			8.0	mA



### 💠 فهرس الصانع للدارة 7447



#### CONNECTION DIAGRAM DIP (TOP VIEW)



#### **PIN NAMES**

A, B, C, D	BCD Inputs
RBI	Ripple-Blanking Input
LT	Lamp-Test Input
BI/RBO	Blanking Input or
	Ripple-Blanking Output
$\overline{a}$ , to $\overline{g}$	Outputs

### LOADING (Note a)

HIGH	LOW
0.5 U.L.	0.25 U.L.
0.5 U.L.	0.25 U.L.
0.5 U.L.	0.25 U.L.
0.5 U.L.	0.75 U.L.
1.2 U.L.	2.0 U.L.
Open-Collector	15 U.L.

#### TRUTH TABLE

	_		- IN	PUTS	s —				_	OUT	PUTS	s —		$\neg$	
DECIMAL OR FUNCTION	ΙT	RBI	D	С	В	Α	BI/RBO	ā	Б	C	đ	e	Ť	g	NOTE
0	Н	Н	L	L	L	L	Н	L	L	L	L	L	L	Н	Α
1	Н	X	L	L	L	Н	Н	Н	L	L	Н	Н	Н	Н	Α
2	Н	Х	L	L	Н	L	Н	L	L	Н	L	L	Н	L	
3	Н	Х	L	L	Н	Н	Н	L	L	L	L	Н	Н	L	
4	Н	Х	L	Н	L	L	Н	Н	L	L	Н	Н	L	L	
5	Н	Х	L	Н	L	Н	Н	L	Н	L	L	Н	L	L	
6	Н	Х	L	Н	Н	L	Н	Н	Н	L	L	L	L	L	
7	Н	X	L	Н	Н	Н	Н	L	L	L	Н	Н	Н	Н	
8	Н	X	Н	L	L	L	Н	L	L	L	L	L	L	L	
9	Н	X	Н	L	L	Н	Н	L	L	L	Н	Н	L	L	
10	Н	Х	Н	L	Н	L	Н	Н	Н	Н	L	L	Н	L	
11	Н	X	Н	L	Н	Н	Н	Н	Н	L	L	Н	Н	L	
12	Н	Х	Н	Н	L	L	Н	Н	L	H	Ξ	Н	L	L	
13	Н	X	Н	Н	L	Н	Н	L	Н	Н	L	Н	L	L	
14	Н	X	Н	Н	Н	L	Н	Н	Н	Н	L	L	L	L	
15	Н	Х	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	
BI	Х	X	Х	Х	Х	Х	L	Н	Н	Н	Н	Н	Н	Н	В
RBI	Н	L	L	L	L	L	L	Н	Н	Н	Н	Н	Н	Н	С
ĽΤ	L	Х	Х	Х	Х	Х	Н	L	L	L	L	L	L	L	D

H = HIGH Voltage Level L = LOW Voltage Level X = Immaterial

# 💠 فهرس الصانع للدارة المندمجة 74151:

#### **FUNCTION TABLE**

	II	OUTPUTS			
s	ELEC	T	STROBE		w
C	В	A	Ğ		
х	×	×	Н	L	Н
L	L	L	L	DO	DO
L	L	Н	L	DI	D1
L	н	L	L	D2	02
L.	н	н	Ł	D3	D3
н	L	L	L	D4	D4
н	L	H	L	D5	D5
н	н	L.	L	Ð6	<u>D6</u>
н	н	н	L	D7	D7

# العمل المطلوب

# I - هيكلة النظام الألى:

س1-اعتمادا على دفتر الشروط والمناولة الهيكلية أكمل مخطط هيكلة النظام الآلي على وثيقة الإجابة <mark>رقم 01</mark> الصفحة 8/6.

# <u>اا</u>- التحليل الوظيفي التنازلي:

س2-أكمل التحليل الوظيفي التنازلي على وثيقة الإجابة <mark>رقم 10الصفحة 8/6.</mark>

# اا- تحلیل و إنجازات مادیة:

♦ اشغولة تشكيل المزهريات: يدور المحرك M₂ لمدة 50s لتشكيل المزهرية.

س3-حول العدد 10(50) في النظام العشري إلى الأنظمة التالية: النظام الثنائي الطبيعي Binaire، النظام الثنائي الانعكاسي GRAY، النظام الثنائي المرمز عشري BCD، النظام السداسي عشر مع توضيح طريقة التحويل.

# الصفحة 8/3: دارة اختيار المزهربات المشكلة الشكل 10 الصفحة 8/3:

يتم اختيار المزهريات المشكلة بعد تحويلها على أساس 3 مقاييس هي الشكل (a) والسمك(b) والوزن(c)، بحيث يقبل النظام المزهريات التي تحتوي على الأقل على مقياسين صحيحين كما يرمز لمخرج دارة اختيار المزهربات بالرمز S.

س4-املاً جدول الحقيقة الموافق على وثيقة الإجابة <mark>رقم 02 الصفحة 8/7.</mark>

س5-استخرج المعادلة المنطقية المبسطة باستعمال جدول كارنو على وثيقة الإجابة رقم 02 الصفحة 8/7. س6-أرسم التصميم المنطقي والكهربائي الموافقين لهذه الدارة على وثيقة الإجابة رقم 02 الصفحة 8/7.

ذريد تجسيد المعادلة المبسطة باستعمال البوابات المنطقية NAND فقط انظر وثيقة الصانع للدارة المندمجة SN74LS00N الشكل 03 الصفحة 8/7.

س7-أكتب المعادلة المبسطة S باستعمال بوابات NAND (لا و) فقط.

س8-أعط التمثيل المنطقى للدالة المبسطة ببوابة NAND (لا و) فقط.

س9-فسر مدلول الرموز SN74LS00N.

س10 —ما هي قيمة التغذية المناسبة للدارة المندمجة SN74LS00N مع التبرير؟

# ❖ دارة عد المزهربات المشكلة (الشكل 02) الصفحة 8/3:

س11 – ما اسم ووظيفة الدارة SN74LS47؟

س12 – ما هو دور شبكة المقاومات المتصلة بالمرقن؟

س13-ما هو نوع المرقن؟

س14 – إذا وضعنا (0 منطقي) في المدخل ( $\overline{LT}$ ) ماذا يحدث للمرقن؟ استنتج عندئذ دور هذا المدخل؟

س15 – املاً جدول الحقيقة المرافق لترقين الإعداد من 0 الى7 <mark>على وثيقة الإجابة 03.</mark>

❖ عند وصول العداد إلى عد 7 مزهريات تُرسل إشارة إلى جزء التحكم بواسطة منتخب المعلومات (Y=1).

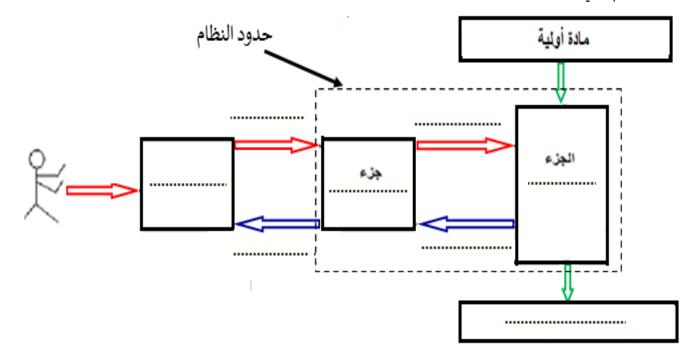
س16-أكمل الربط المناسب لهذا المنتخب <mark>على وثيقة الإجابة 03.</mark>

س17-ماهو د ور المدخل Gفي الدارة المندمجة 74LS151؟

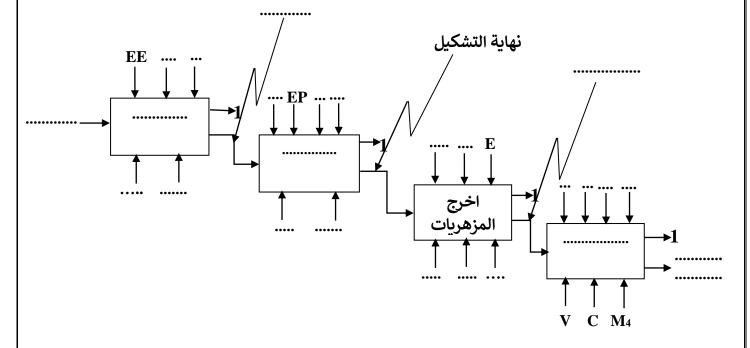
# وثيقة الإجابة رقم01 تملأ وتسلم مع ورقة الامتحان

الاسم واللقب:

# ج1: هيكلة النظام الآلي:



# ج2: التحليل الوظيفي التنازلي A0:



	الاسم واللقب:	وثيقة الإجابة رقم02 تملأ وتسلم مع ورقة الامتحان					
	ج5: المعادلة المنطقية:				الحقيقة:	: جدول	ج4:
	$\setminus bc$		المداخل		المخرج		
	a	а	b	c	S		
	S=						
_							
			8		3. 27		
			0.0		<u> </u>		
	التصميم الكهربائي:	äh:	التصميم الم			:	ج6:
ph	N	a k				AV-	
		₩ F	, <u> </u>				
			$\downarrow \downarrow \downarrow$				
		ΙΫ́Ι	γÌγ				
	I,						
		1 1 1	1 1 1				
							_
	'NAND "فقط:	طفيه لاو .	بوابات المأ	مبسطه با	معادله کالد	: کتابه ا	ج7:
	S =						
	=	•••••			•••		
				•••••			
	a $b$ $c$ "فقط: NAND" منطقية لاو	بالبوابات ال	Sالمبسطة	للمعادلة	م المنطقي	: التصمي	ج8:
	8/7						
	0//						- 1

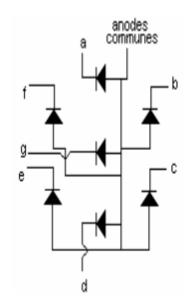
2as.ency-education.com

وثيقة الإجابة رقم 03 تملأ وتسلم مع ورقة الامتحان

الاسم واللقب: .....

# ج15: جدول الحقيقة للمرقن:

	مخارج العداد		مداخل المرقن									
العشري	A			ā	$\overline{b}$	<u></u>	d	ē	$\overline{f}$	$\overline{g}$	المرقن	Υ
0											0	
1											i	
2											2	
3											3	
4											4	
5											S	
6											ь	
7											7	



# ج16-دارة منتخب المعلومات: